



中華民國專利證書

發明第 I562002 號

發明名稱：用於臨界值邏輯電路的標準表示法的化簡方法

專利權人：國立清華大學

發明人：王俊堯、郭品宜、黃敬懿

專利權期間：自 2016 年 12 月 11 日至 2031 年 12 月 22 日止

上開發明業經專利權人依專利法之規定取得專利權

經濟部智慧財產局 局長

洪淑敏

中華民國



105

年

12

月

11

日